

CURRICULUM VITAE

Ingeniero Electrónico **MINNUCCI, GUSTAVO DANIEL**

ESTUDIOS UNIVERSITARIOS

Título de grado

Ingeniero Electrónico

Facultad de Ciencias Exactas, Ingeniería y Agrimensura - Rosario - Argentina Universidad Nacional de Rosario. Argentina

Postgrados

- **Electrónica Digital Reconfigurable**

Diseño con circuitos PLD, CPLD y FPGA en electrónica de alta velocidad. Centro de Investigación Industrial - Universidad de Córdoba - España

- **Ingeniería de Gestión Empresaria**

Facultad de Ciencias Exactas Ingeniería y Agrimensura - Universidad Nacional de Rosario Cursando actualmente.

IDIOMAS

- **Inglés:** Lee, Habla, Escribe.
- **Francés:** Lee, Habla, Escribe
- **Italiano:** Lee, Habla, Escribe.

EXPERIENCIA DE DESARROLLO EN HARDWARE.

- Conocimientos en hardware de PC (Buses, Controladores IRQ, DMA, PCI, Keyboard, Interfaces Series, Interfaces Paralelo, etc.)
- Desarrollo de equipos microprocesados y microcontrolados.
- Desarrollo de equipos con comunicaciones RS232 - RS485 - USB, Ethernet
- Desarrollo de equipos con comunicaciones GSM / GPRS.
- Desarrollo y puesta en marcha de CPU's basadas en ZILOG Z80180.
- Desarrollo y puesta en marcha de CPU's basadas en MOTOROLA MC6809.
- Desarrollo de Placas para PC con interface a Slot ISA con IRQ y DMA.
- Desarrollo y puesta en marcha de Sistemas con MICROCHIP 16Fxx - 17Cxx - ISFxx.
- Desarrollo y puesta en marcha de Sistemas con MOTOROLA MC 68HC705 JI y C8.
- Desarrollo y puesta en marcha de Sistemas con MOTOROLA MC 68HC11 AI.
- Desarrollos varios en Adquisición de datos, Control Digital y Comunicaciones.

EXPERIENCIA EN PROGRAMACIÓN SOBRE AMBIENTE DE P.C.

- Programación en entornos visuales MICROSOFT VISUAL BASIC 6 bajo Windows.
- Programación en Borland C bajo Sistema operativo D.O.S.
- Programación en Borland ASSEMBLER bajo Sistema operativo D.O.S.
- Programación de Device Drivers en ASM y C bajo Sistema operativo D.O.S.
- Conocimientos de Programación en Lenguaje HTML.
- Conocimientos de Programación en Lenguaje Java++.

EXPERIENCIA EN MICROCONTROLADORES Y SISTEMAS EMBEBIDOS.

- Programación en ASM y C para PIC MICROCHIP Development Environments.
- Programación en ASM y C para ZILOG 80Z180 sobre IAR IDE.
- Programación en ASM y C para INTEL 80186 XL sobre Borland IDE.
- Programación en ASM para MOTOROLA MC6809 sobre 2500-AD Tools
- Programación en ASM para MOTOROLA MC68HC11 sobre 2500AD Tools.
- Programación en ASM para MOTOROLA MC68HC705 sobre ByteCraft Tools.
- Programación PLC's: Siemens LOGO - Simatic S7-200.

CONOCIMIENTOS DE SOFTWARE

- Conocimientos de Sistema Operativo LINUX.
- Conocimientos de Sistemas Operativos: WINDOWS 98 / NT / 2000 / XP.
- Conocimientos de Aplicaciones sobre Microsoft OFFICE.
- Conocimientos de herramientas de diseño electrónico, esquemáticos, CAD/CAM.
- Conocimientos de redes de datos. Networking TCP/IP.
- Conocimientos de protocolos de comunicaciones (Propietarios, ModBus, TCP/IP).
- Programación de protocolos de comunicaciones propietarios.
- Programación de aplicaciones basadas en modelo Cliente-Servidor.

ANTECEDENTES DOCENTES

*** Asignatura: Digital III.**

Cargo y Función: Jefe de Trabajos Prácticos, ded. simple.

Dictado de Clases, Parciales, TPs y Ex. finales.

Asignatura: Digital III.

Carrera: Quinto Año Ingeniería Electrónica.

Facultad de Ciencias Exactas e Ingeniería - Universidad Nacional de Rosario.

(Desde Abril 1998 a la fecha).

*** Asignatura: Taller de Electrónica y Alto Vacío.**

Cargo y Función: J.T.P. Dedicación Semi-exclusiva por concurso - Dictado de Clases y TPs.

Cargo: J.T.P. Dedicación Semi-exclusiva por concurso.

Asignatura: Taller de Electrónica y Alto Vacío.

Carrera: Cuarto Año Licenciatura en Química Orgánica.

Facultad de Farmacia y Bioquímica - Universidad Nacional de Rosario.

(Desde Abril 1996 a Abril 2003).

*** Asignatura: Microprocesadores II.**

Cargo y Función: Profesor Titular Horas Asignatura. - Dictado de Clases, Parciales, TPs y Ex. Finales.

Carrera: Técnico Universitario en Sistemas Electrónicos

Instituto Politécnico Superior - Universidad Nacional de Rosario.

(Desde 1996 a la fecha).

*** Tutor en Desarrollo de Proyectos Finales T.U.S.E.**

Asignatura: Proyecto Final.

Carrera: Técnico Universitario en Sistemas Electrónicos (T.U.S.E).

Instituto Politécnico Superior - Universidad Nacional de Rosario.

(Desde 1995 a 2002).

*** Profesor Interino Arquitectura del Computador.**

Cargo y Función: Auxiliar de Primera, dedicación simple. - Dictado de Clases de Teoría.
Asignatura: Arquitectura del Computador.
Carrera: Licenciatura en Ciencias de la Computación.
Facultad de Ciencias Exactas e Ingeniería - Universidad Nacional de Rosario.
(Desde Marzo 1999 a Marzo 2000).

*** Asignatura: Técnicas Digitales.**

Cargo y Función: Auxiliar de Primera, Ded. simple. - Dictado de Clases, Parciales, TPs y Ex. finales.
Cargo: Auxiliar de Primera, dedicación simple por concurso.
Asignatura: Técnicas Digitales.
Carrera: Quinto Año Ingeniería Electrónica.
Facultad de Ciencias Exactas e Ingeniería - Universidad Nacional de Rosario.
(Desde Abril 1998 a Marzo 2000).

*** Asignatura: Microprocesadores I.**

Cargo y Función: Profesor Interino Horas Asignatura. - Dictado de Clases, Parciales, TPs y Ex. Finales.
Carrera: Técnico Universitario en Sistemas Electrónicos
Instituto Politécnico Superior - Universidad Nacional de Rosario.
(Desde 1995 a Julio 1999).

*** Grupo Informatización Hemeroteca Municipal Rosario.**

Grupo dependiente de la Asignatura de Técnicas Digitales. Escuela de Electrónica.
Facultad de Ingeniería y Cs. Exactas - Universidad Nacional de Rosario.
Digitalización, administración y búsqueda de información en grandes bases de datos.
Subgrupo: Controlador para brazo robot de administración de CD's.
(Años 1995 - 1996).

*** Cursos Externos: Microprocesadores Industriales.**

Dictado de Cursos a Empresas e Industria.
Instituto Politécnico Superior - Universidad Nacional de Rosario.
(Desde 1997 a la fecha).

Publicaciones en Congresos

*** Guía de Programación de FPGAs**

Joaquín Olivares, Gustavo Minnucci, C. Diego Moreno, Feo. Javier Quiles, J. Ignacio Benavides
Escuela Politécnica Superior de la Universidad de Córdoba - España
XI Congreso Universitario de Innovación Educativa en las Enseñanzas Técnicas
Vilanova i la Geltrú 23, 24 y 25 de julio de 2003
Universidad Politécnica de Catalunya - España

*** Manual de Prácticas de Laboratorio Digital**

Gustavo Minnucci - Joaquín Olivares Bueno Primera edición: Abril 2004 - ISBN: 84-932299-8-9 Editora Universidad de Córdoba - España